

Fig. 1

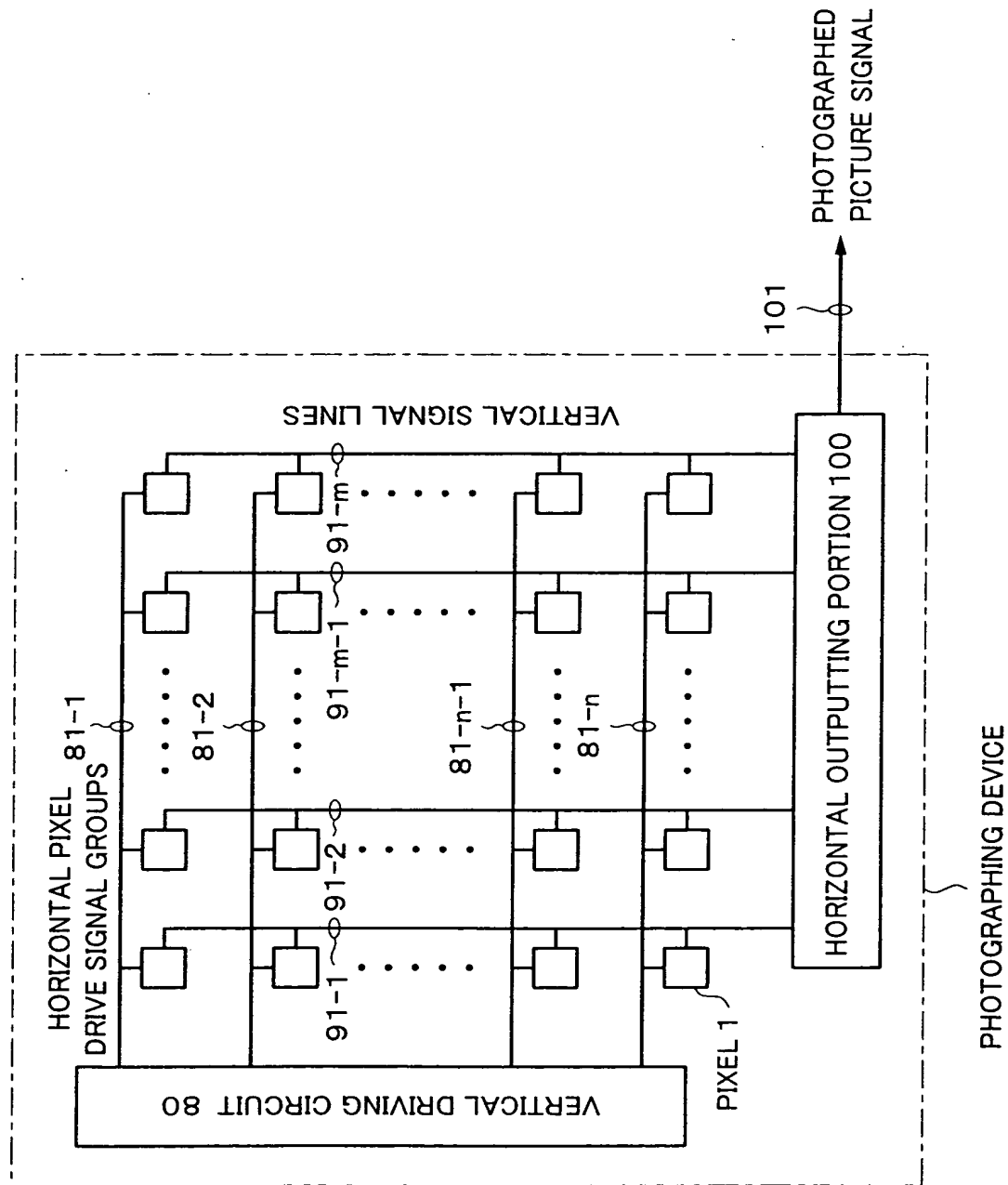


Fig. 2

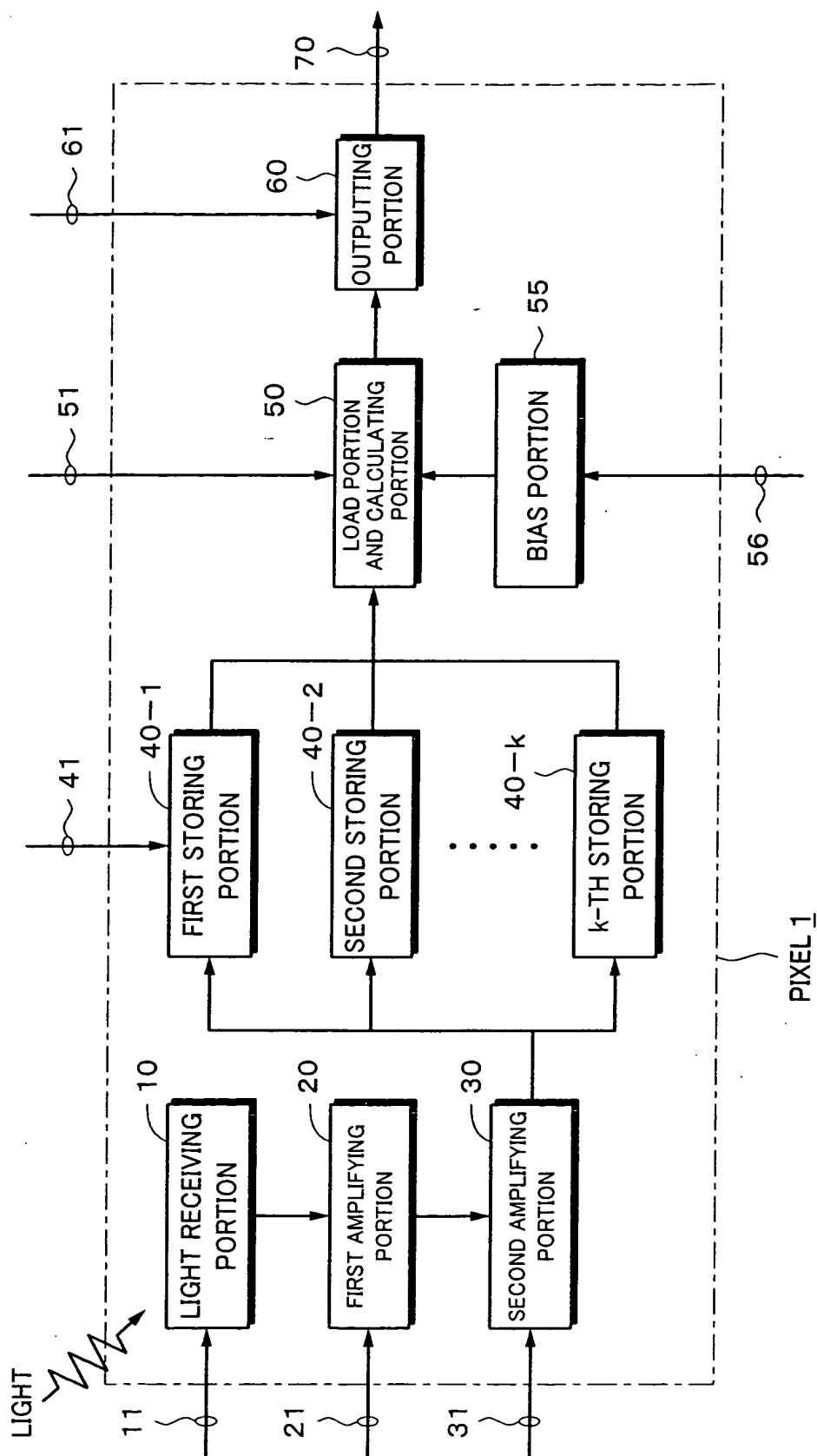


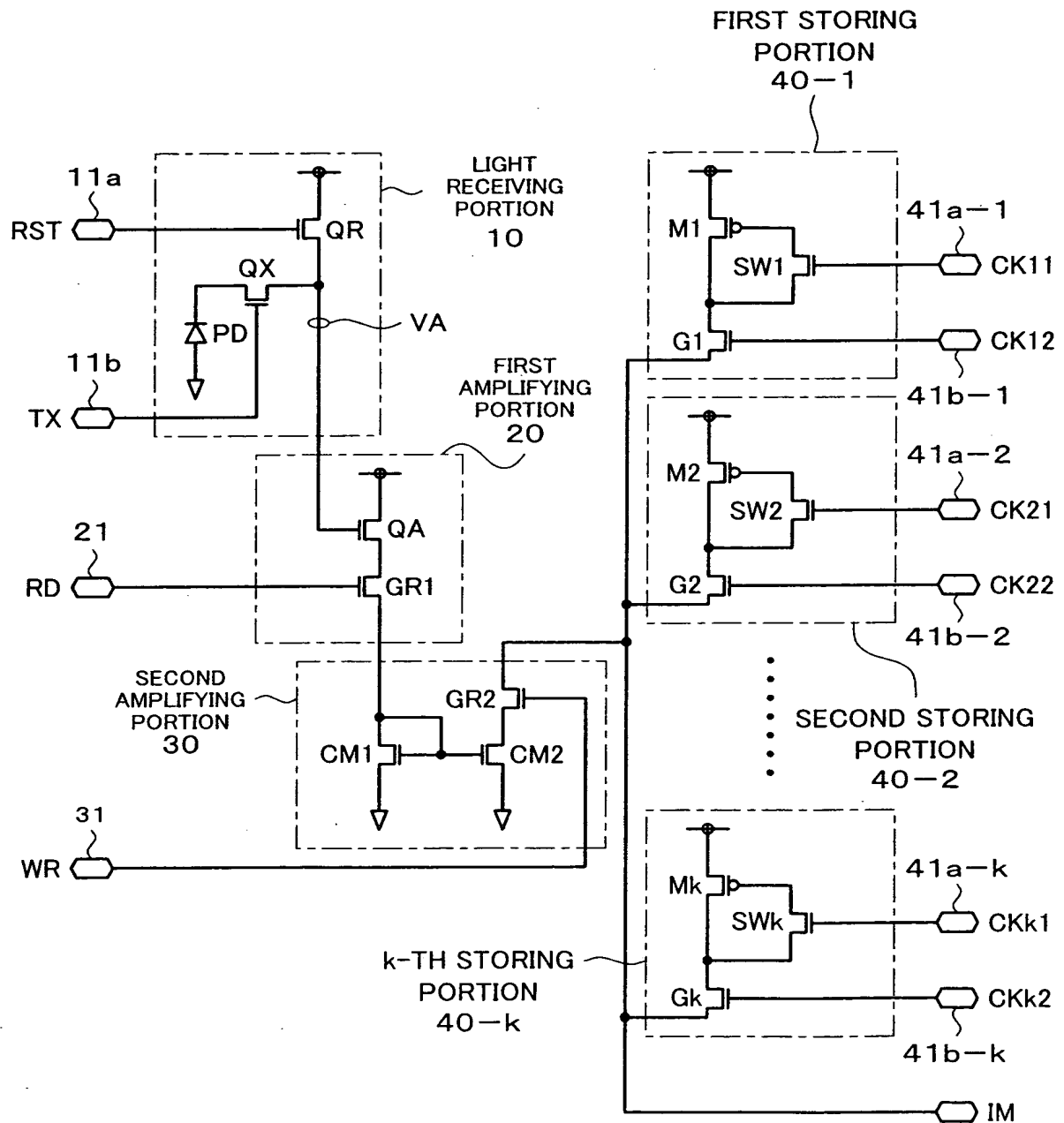
Fig. 3

Fig. 4

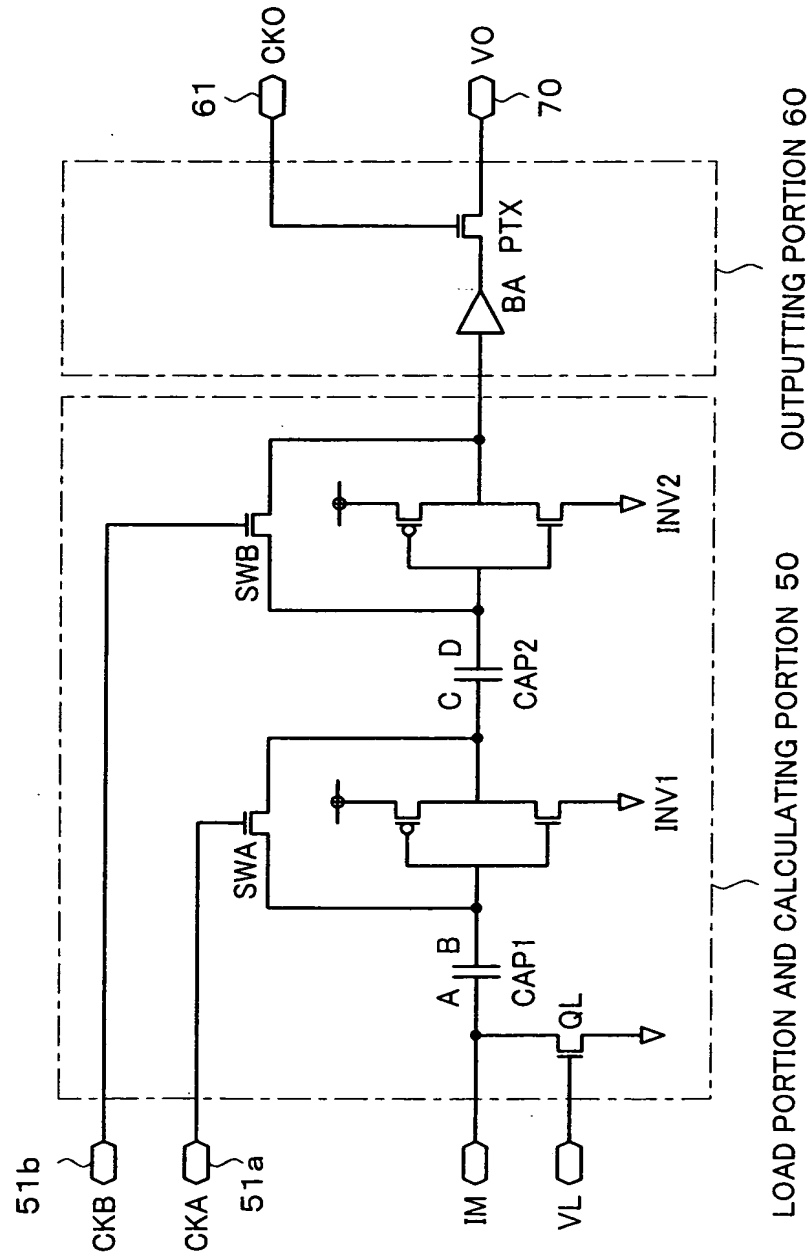


Fig. 5

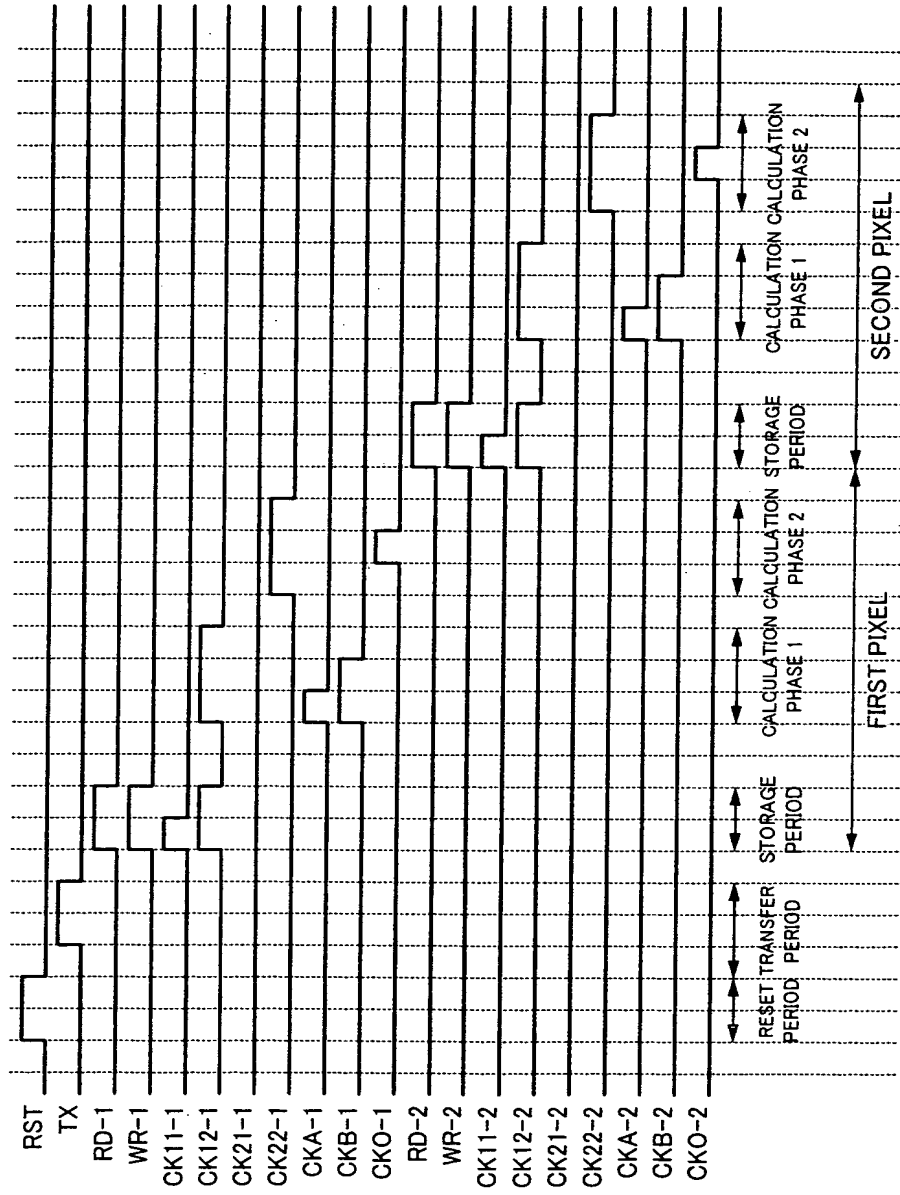


Fig. 6

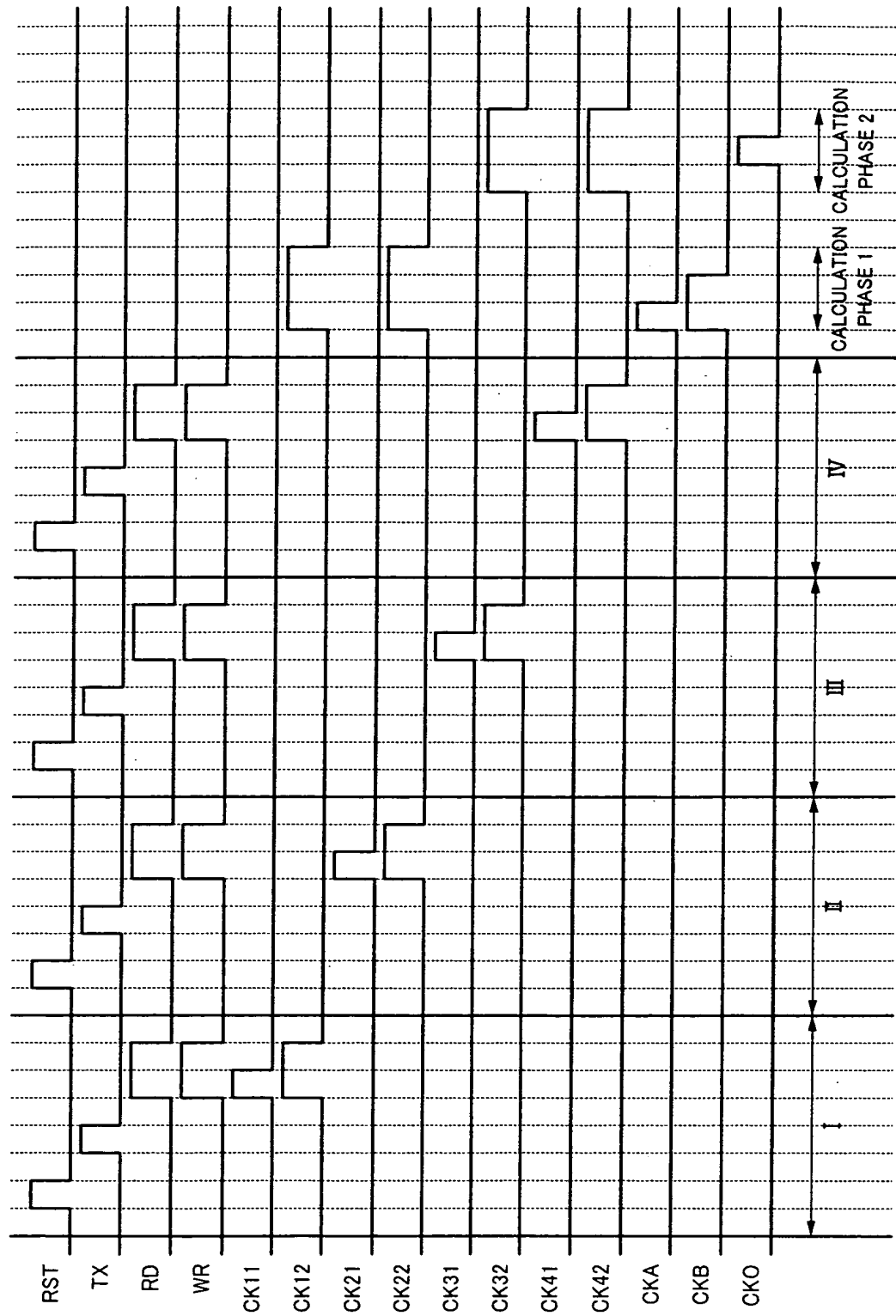


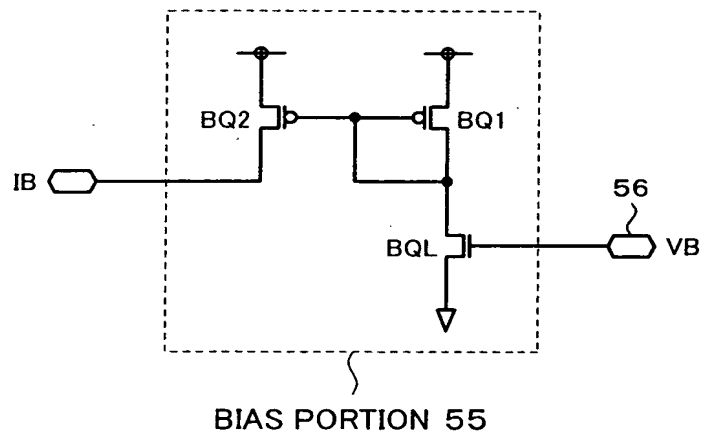
Fig. 7

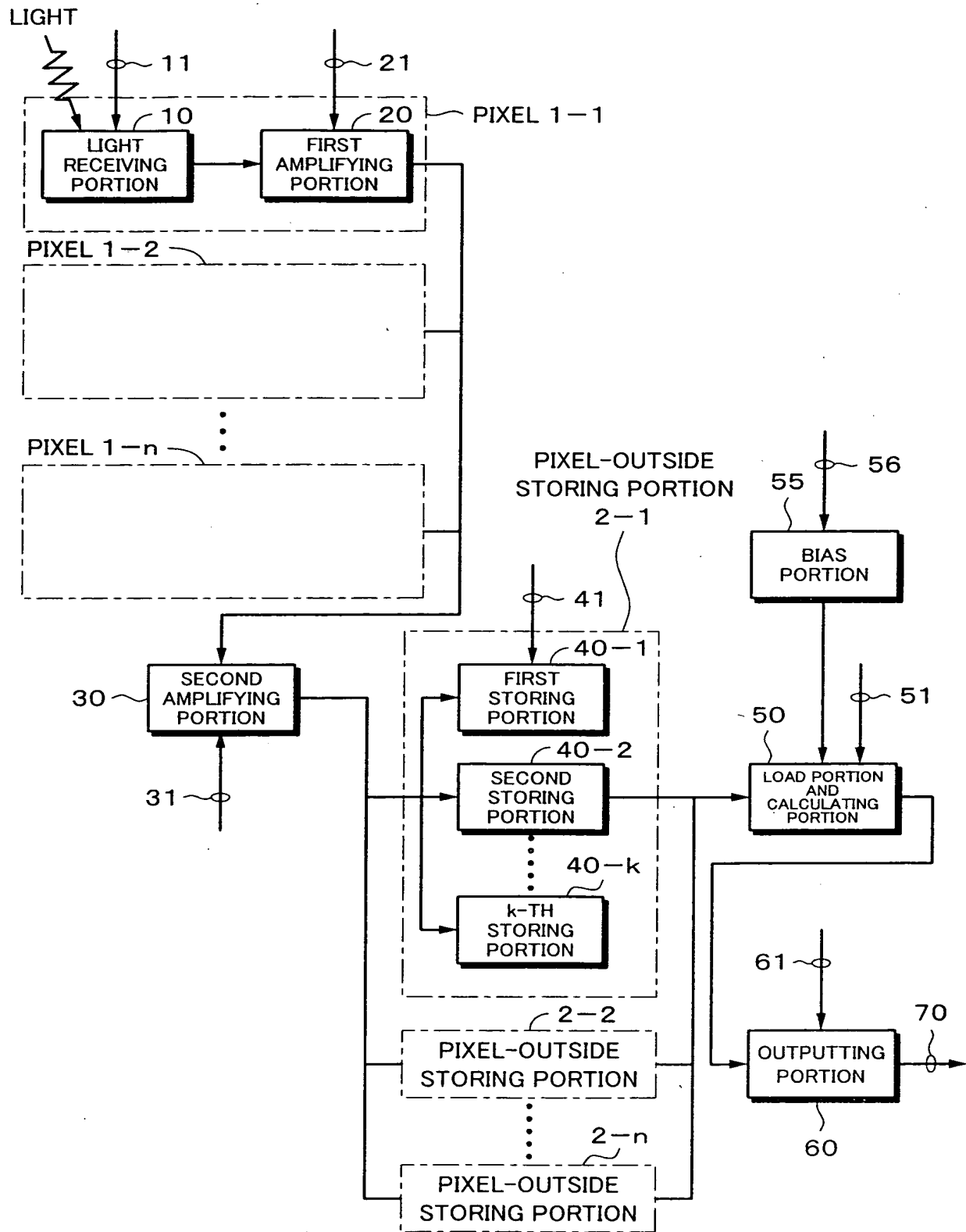
Fig. 8

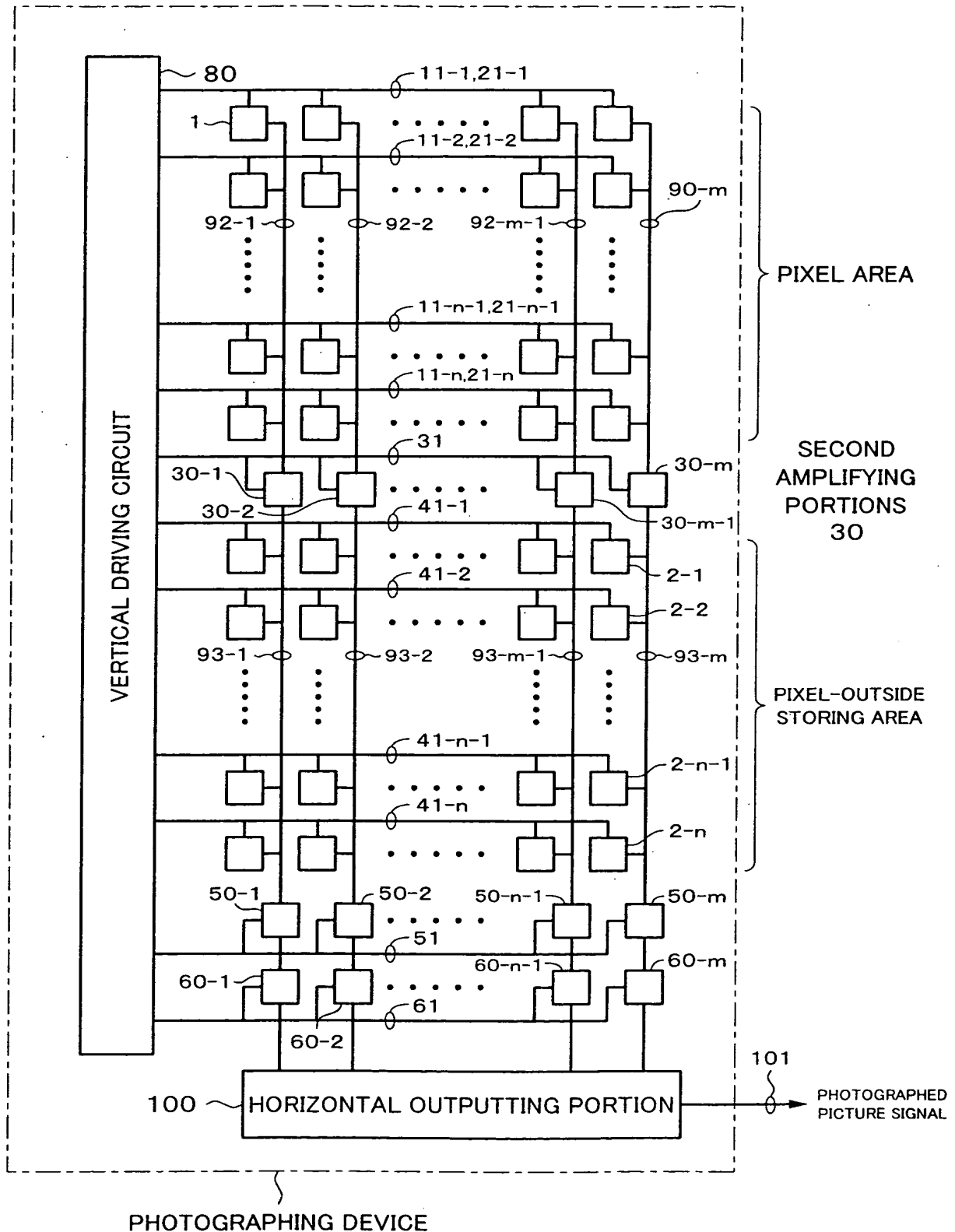
Fig. 9

Fig. 10

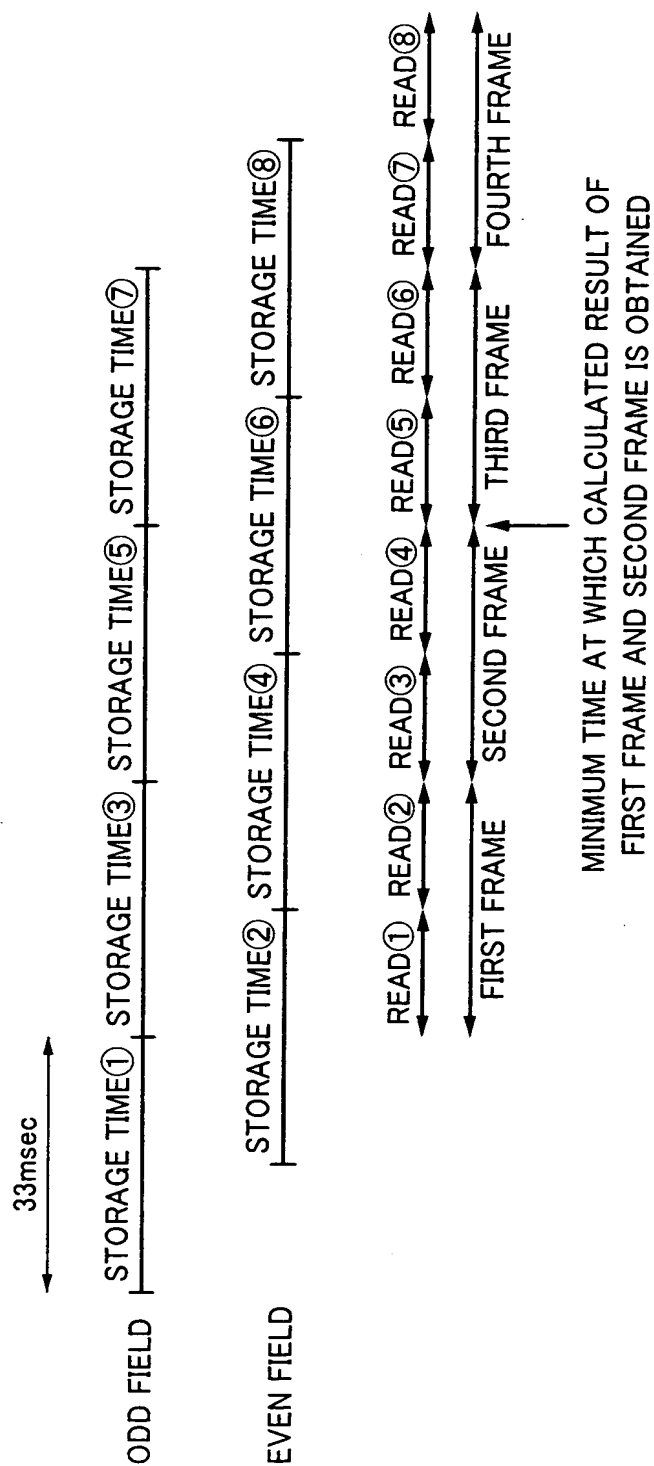


Fig. 11

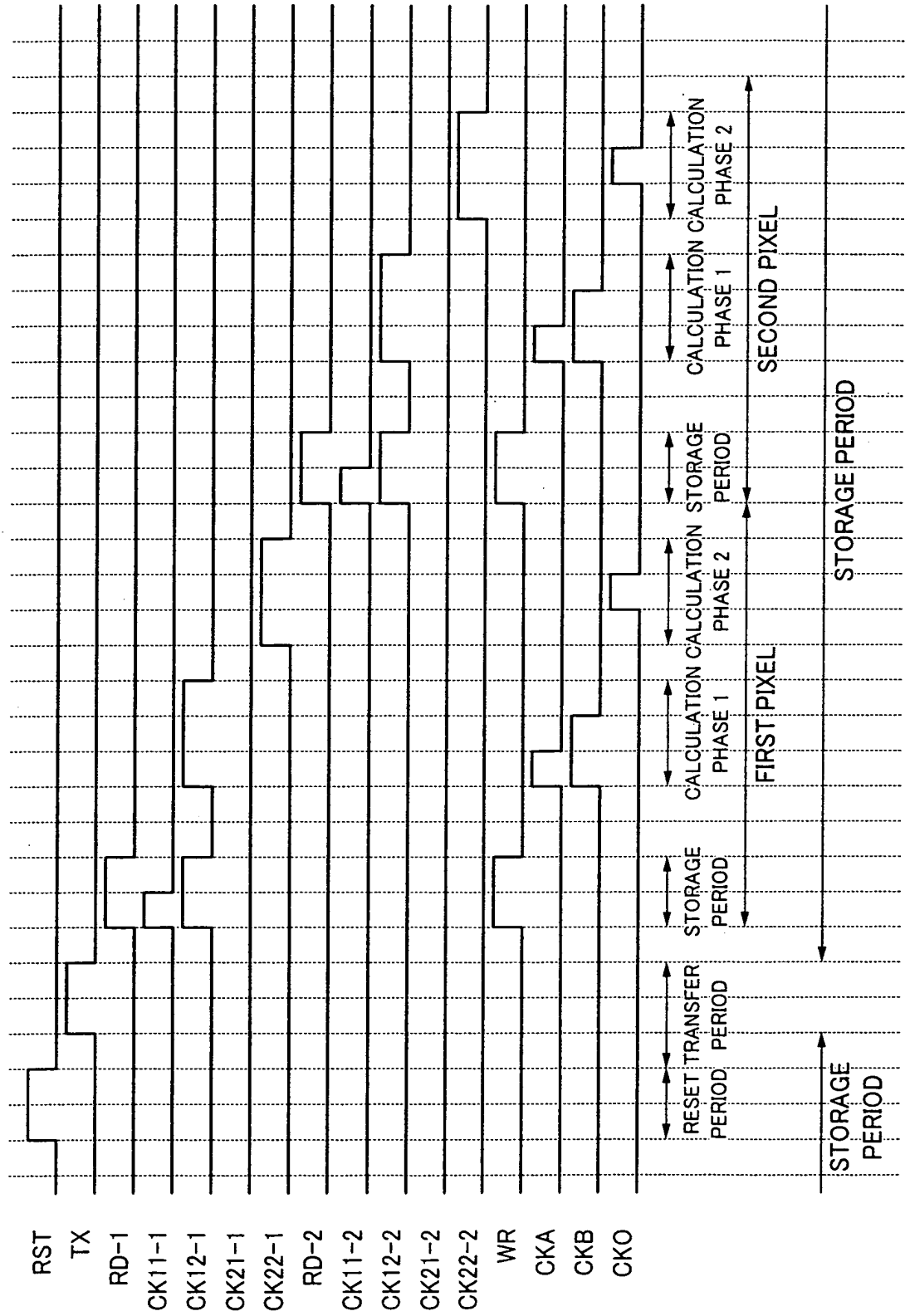


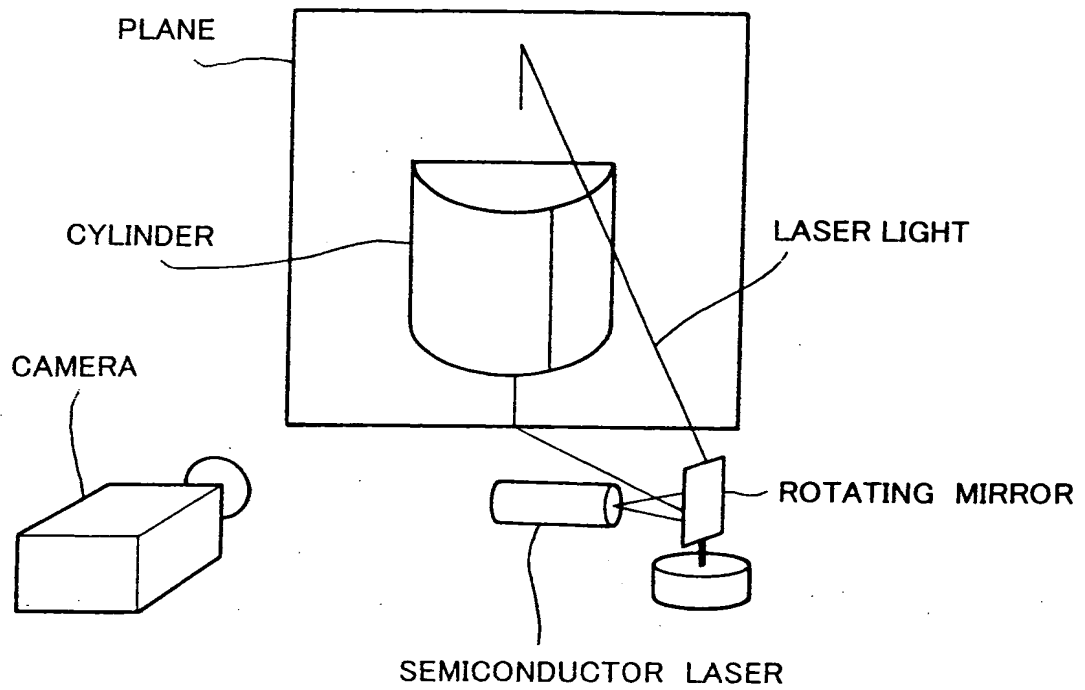
Fig. 12

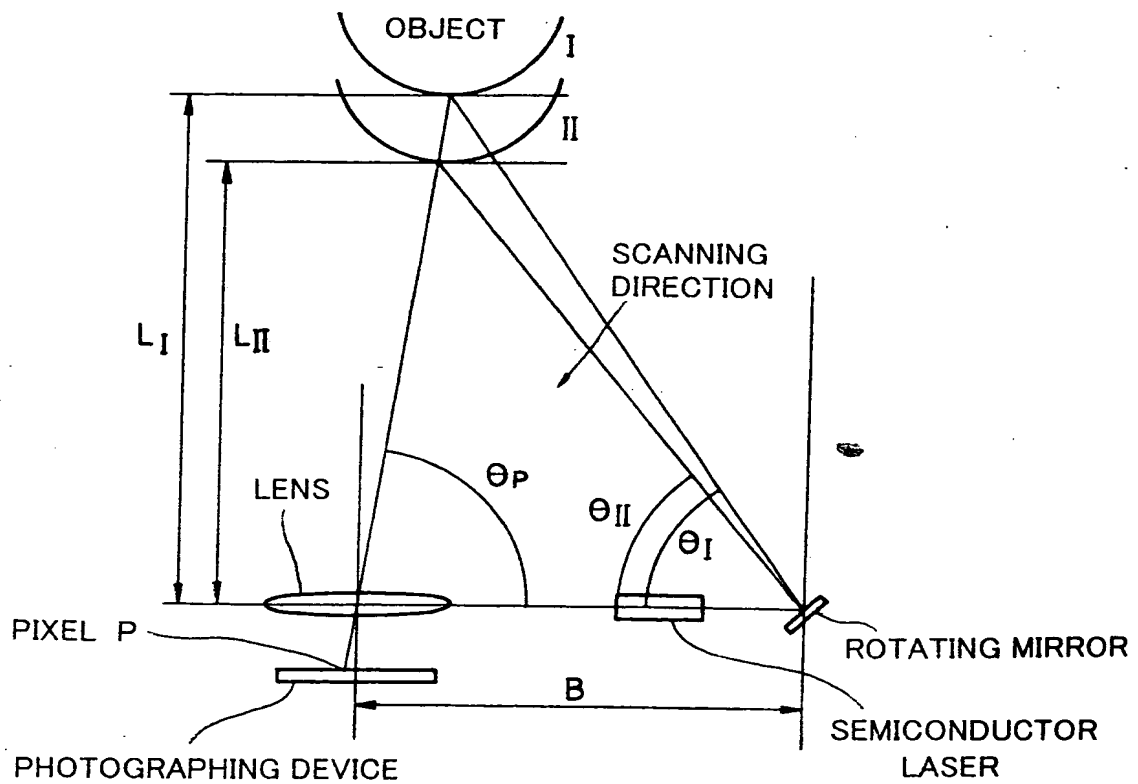
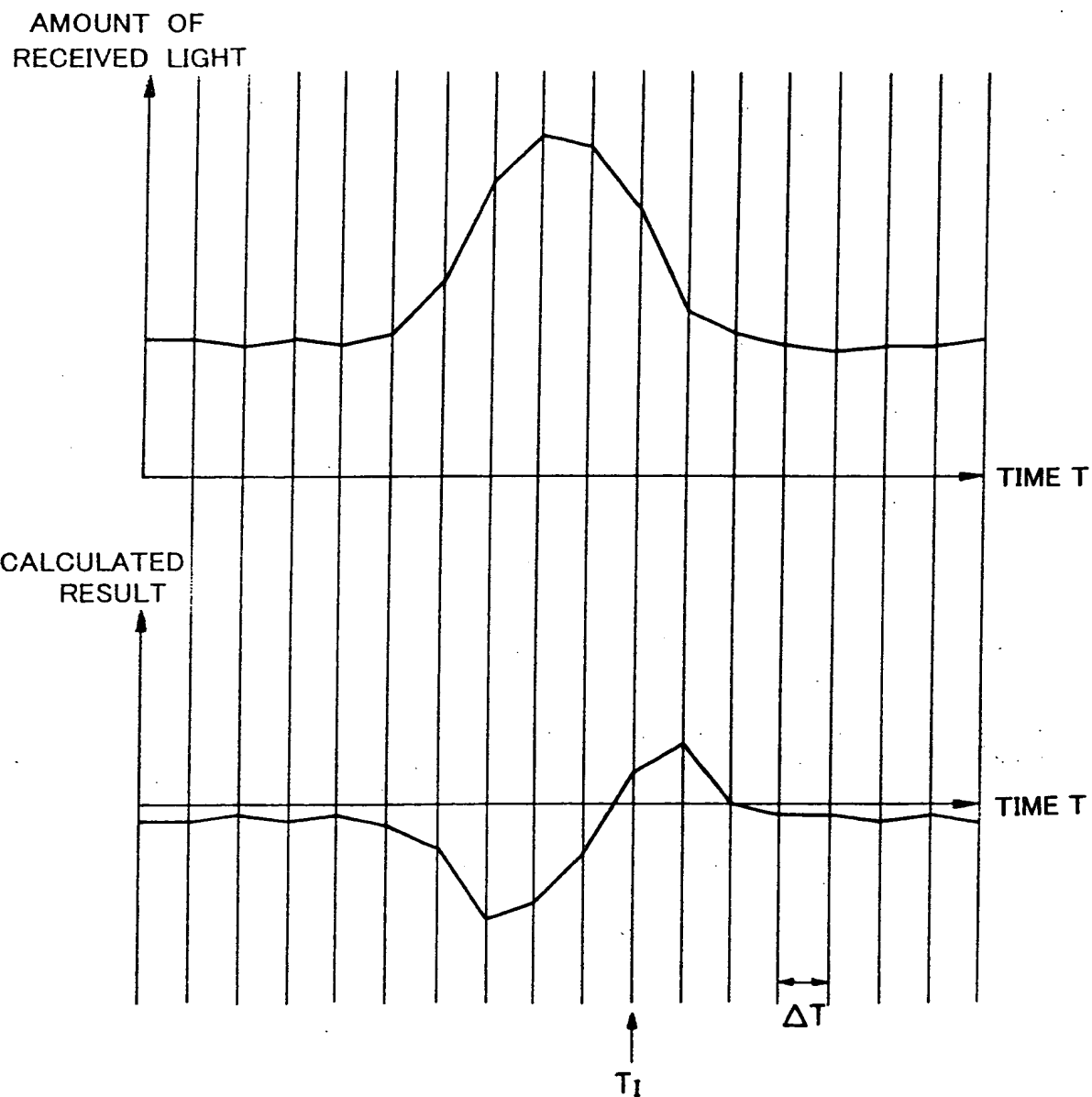
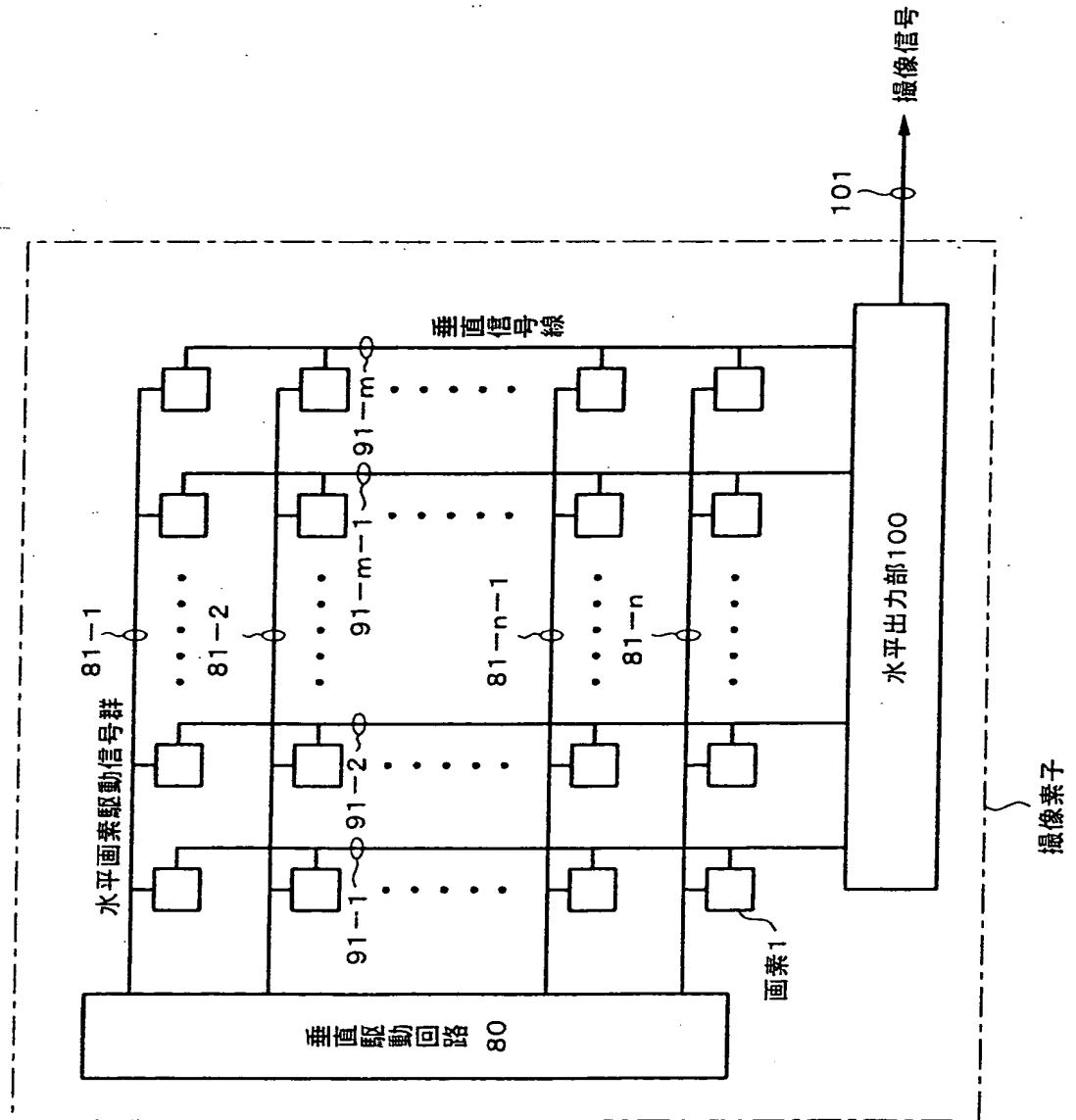
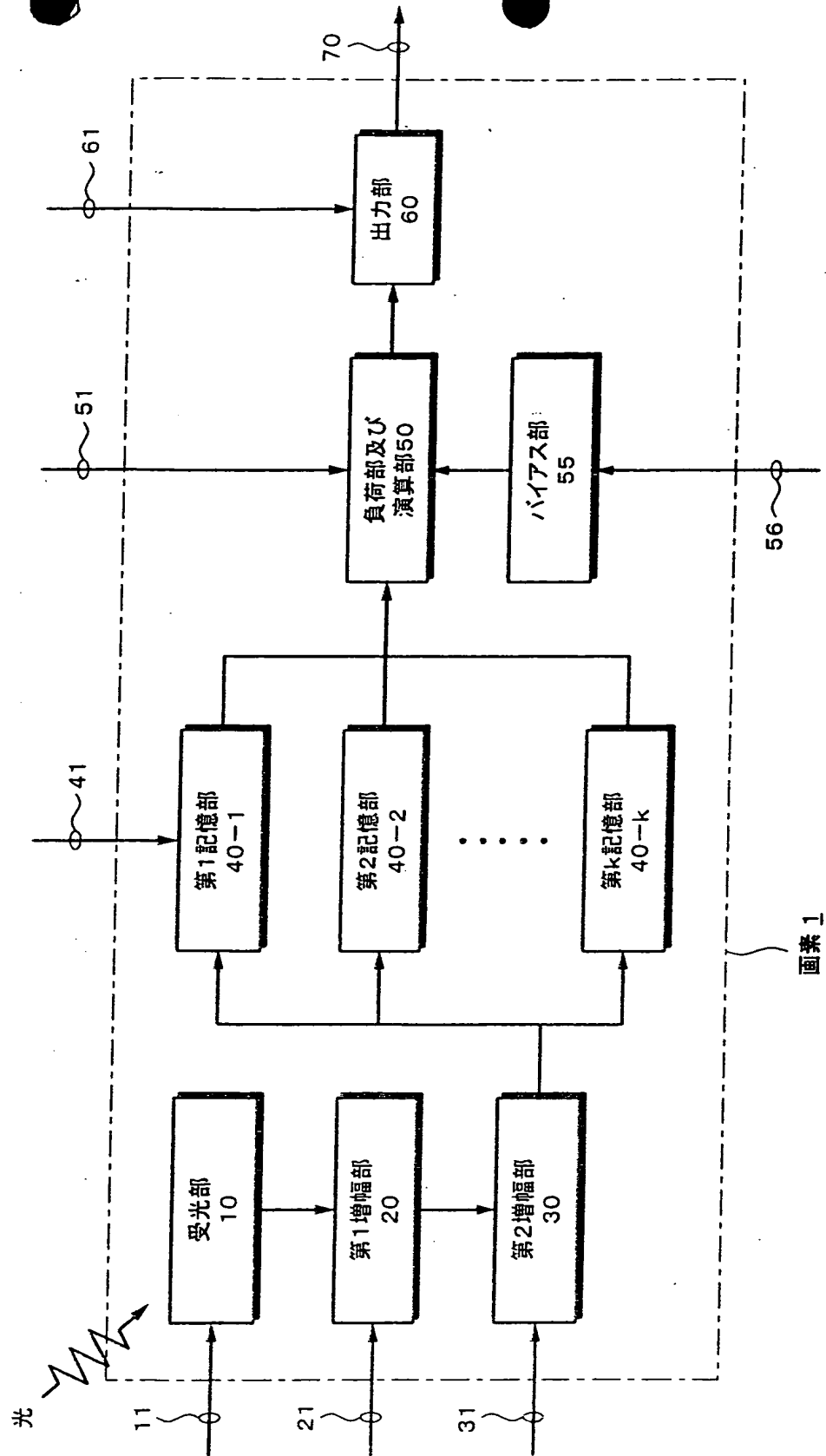
Fig. 13

Fig. 14

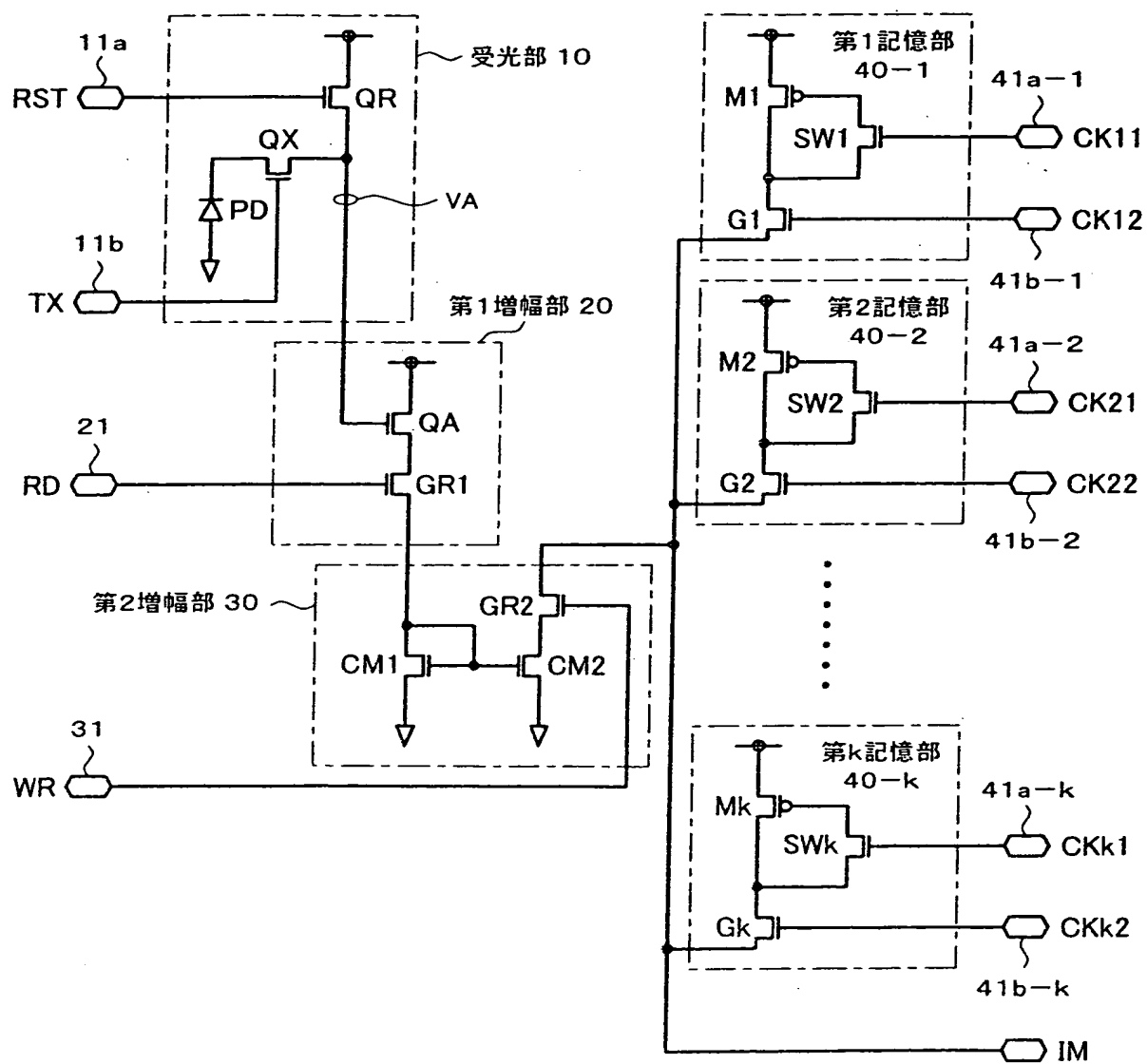
第1図



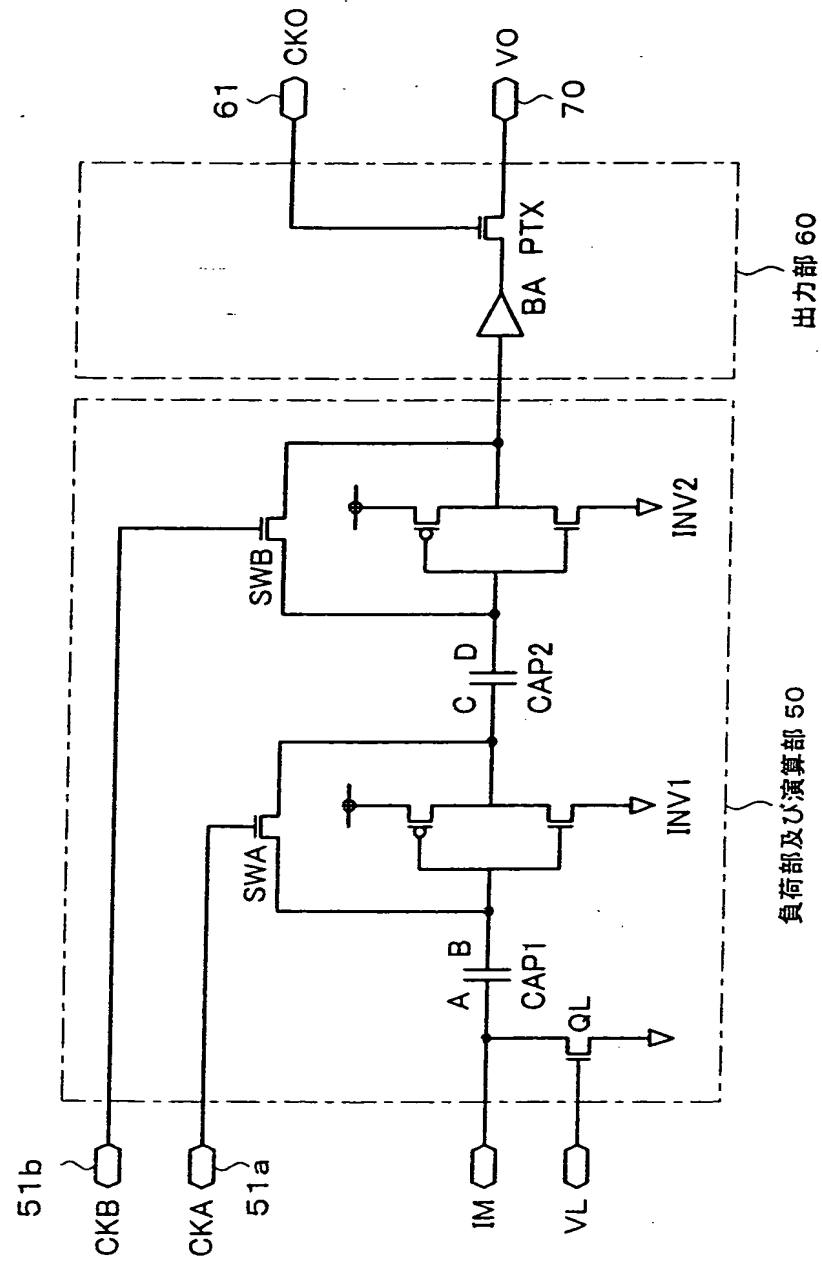
第2図



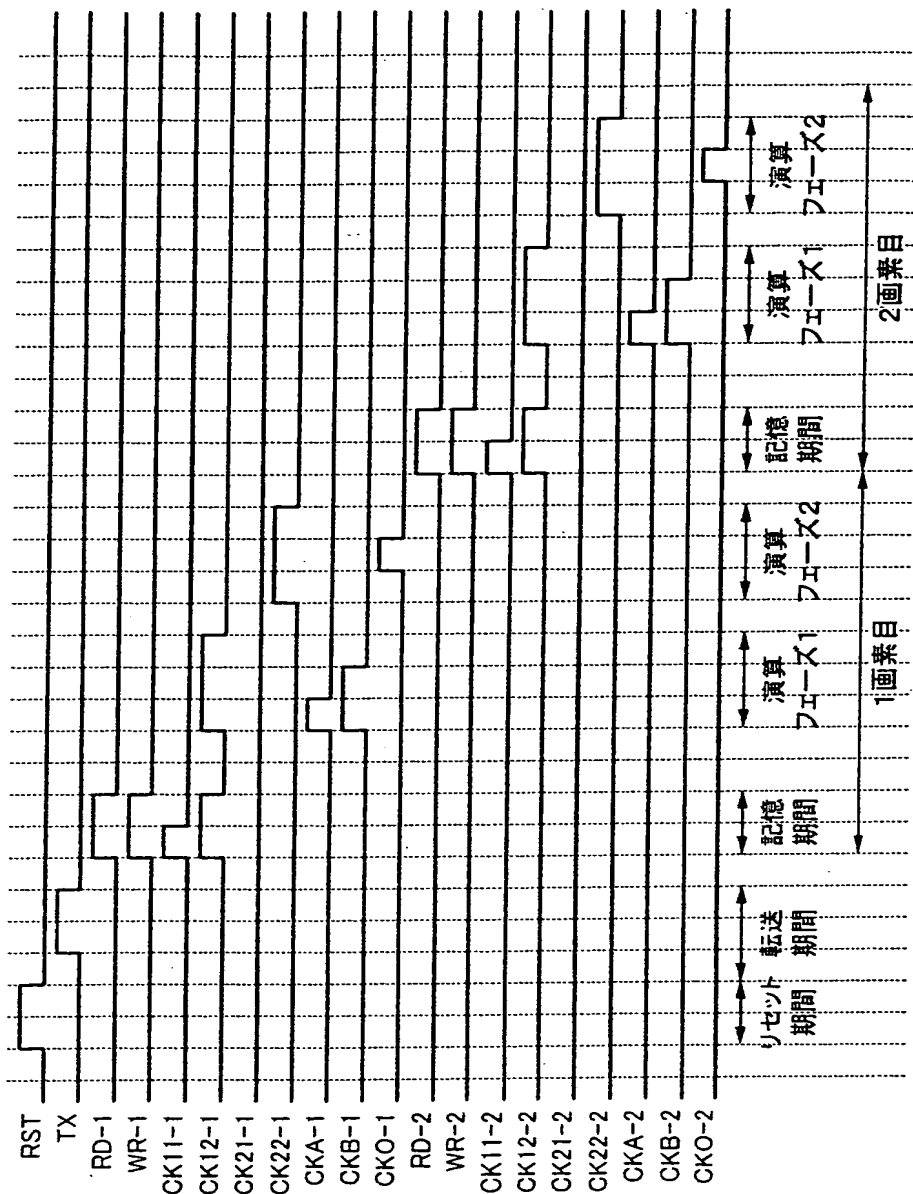
第3図



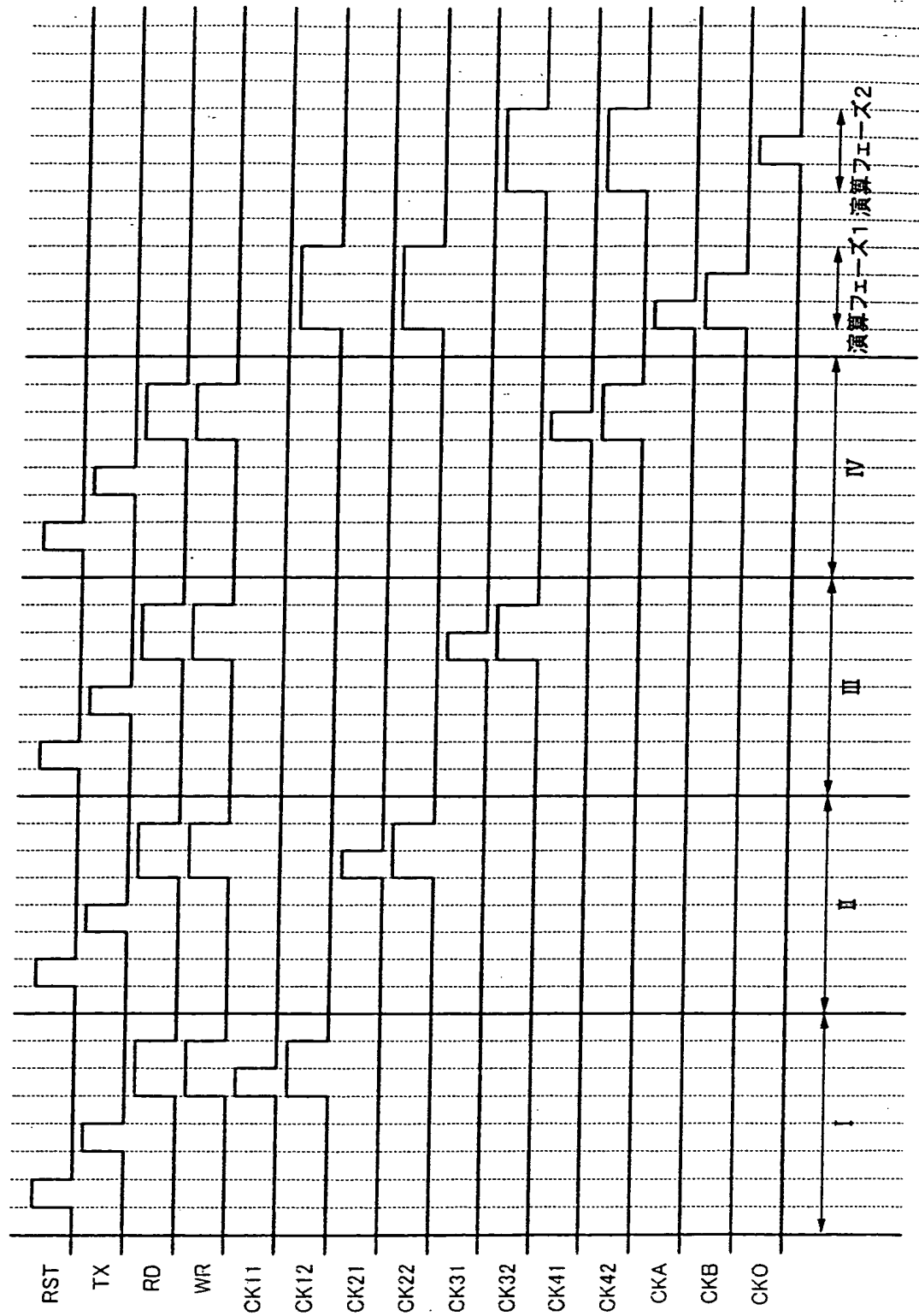
第4図



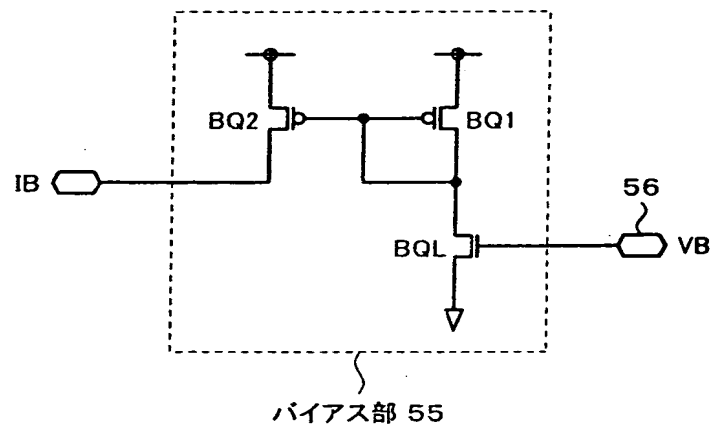
第5図



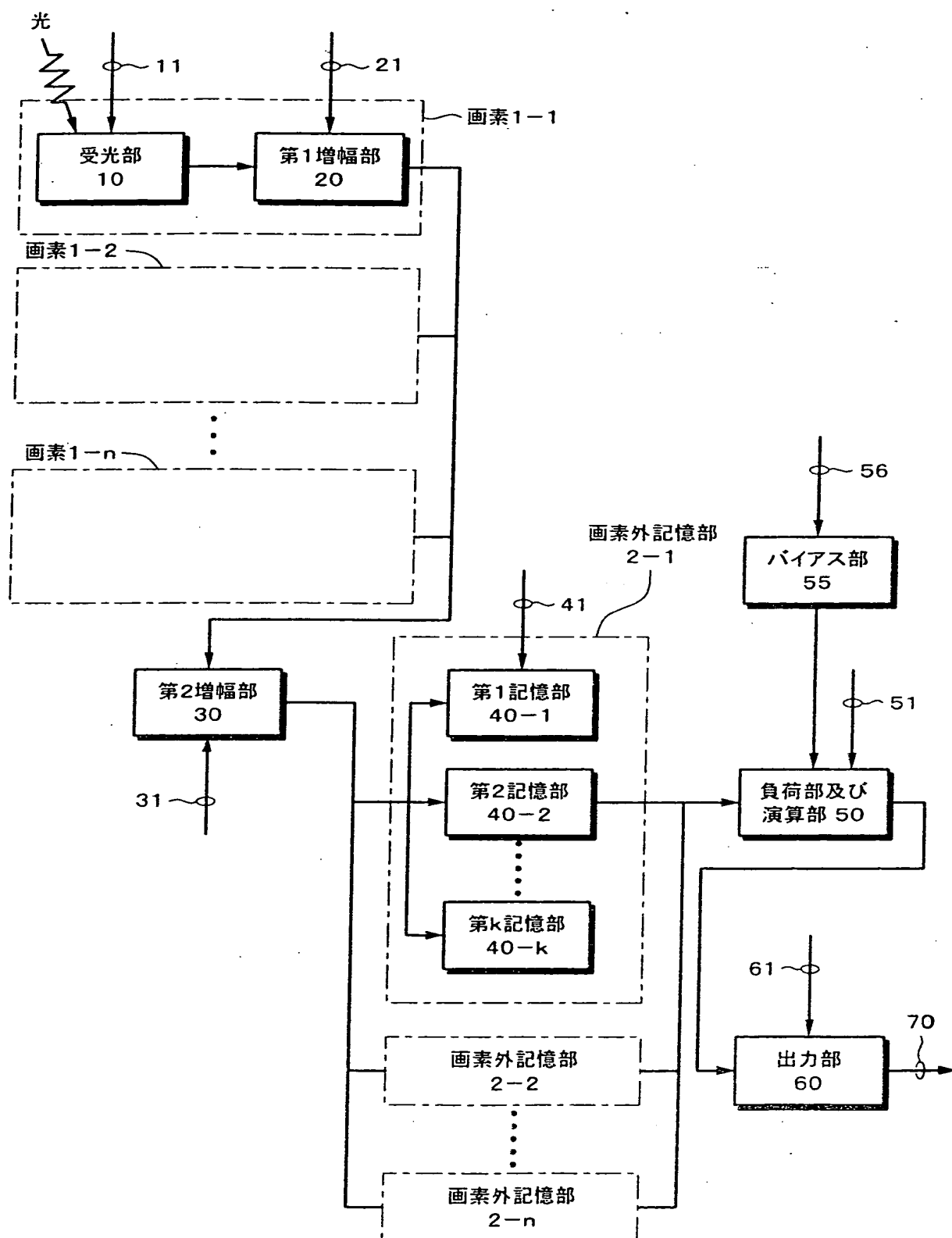
第6図



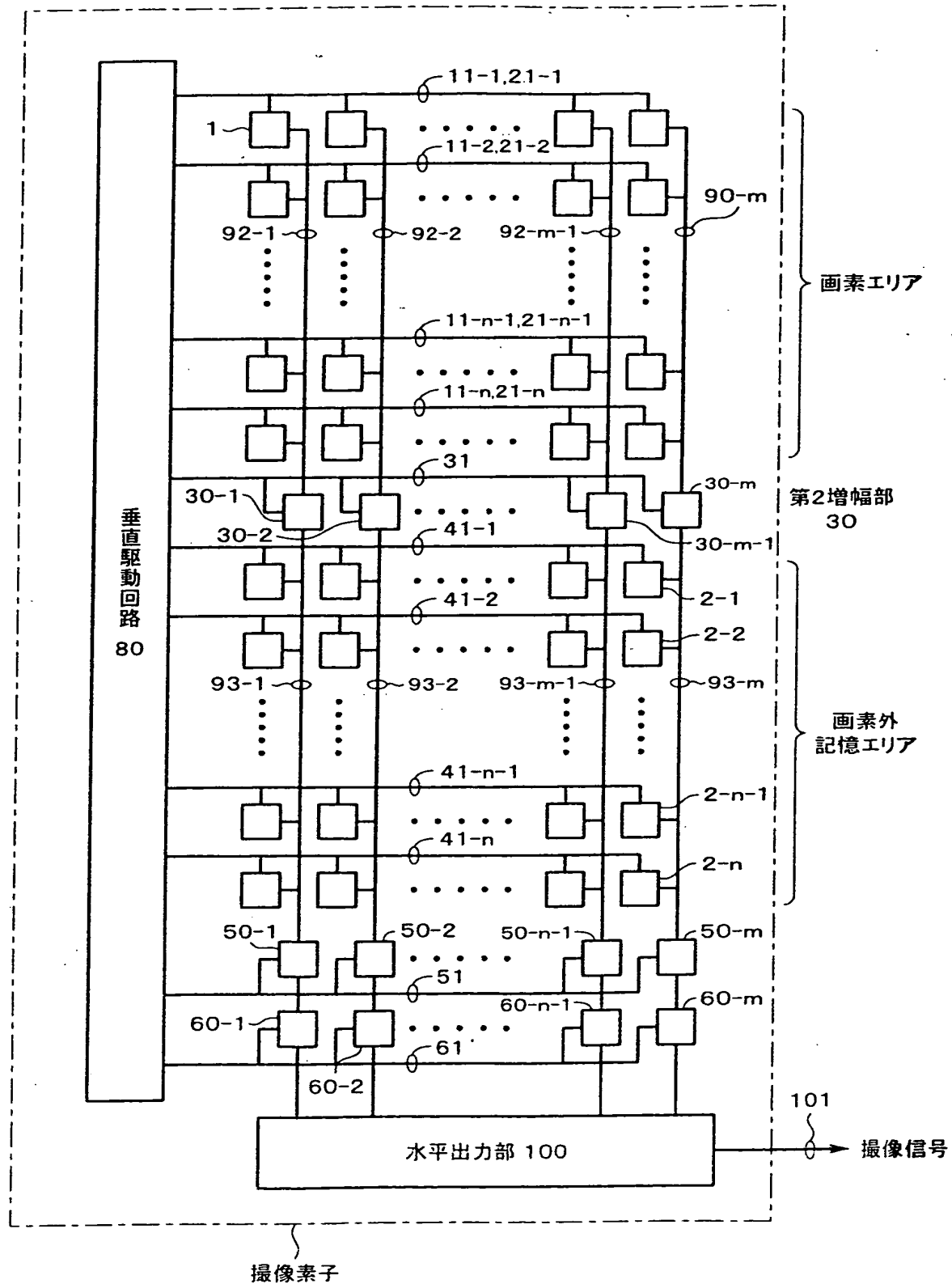
第7図



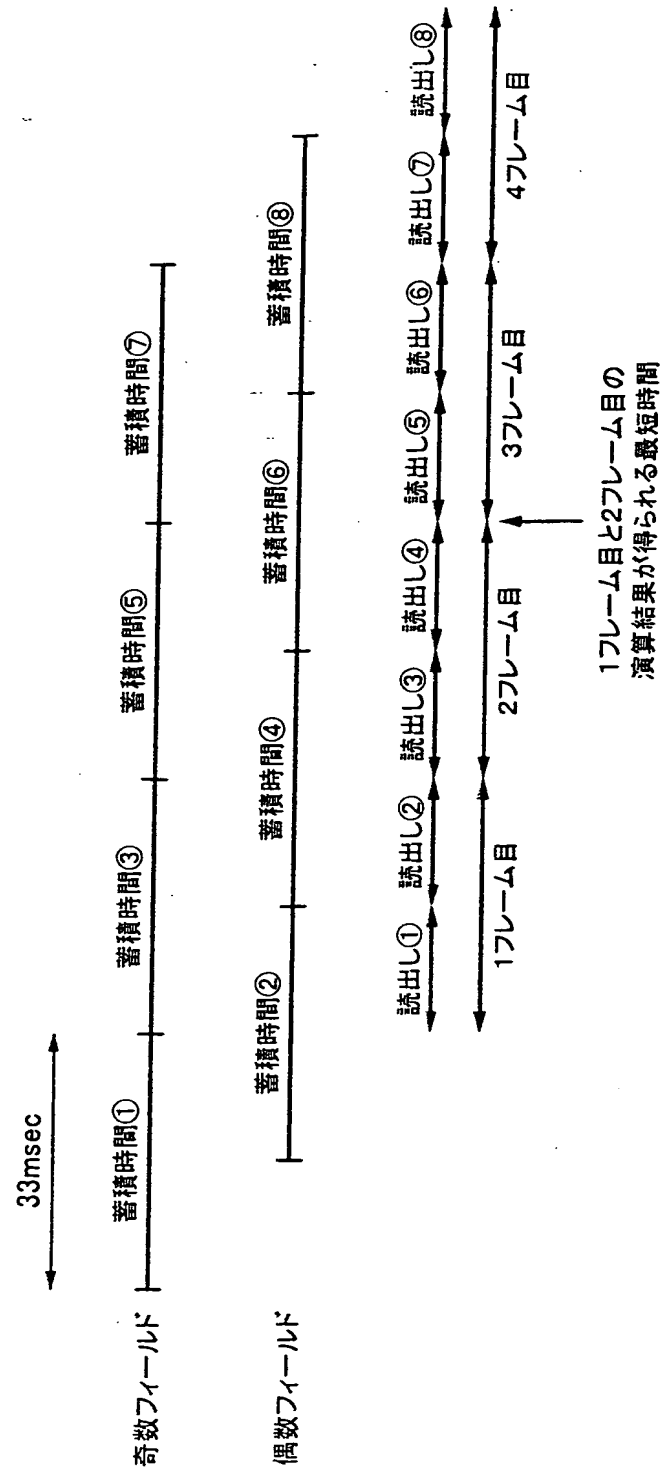
第8図



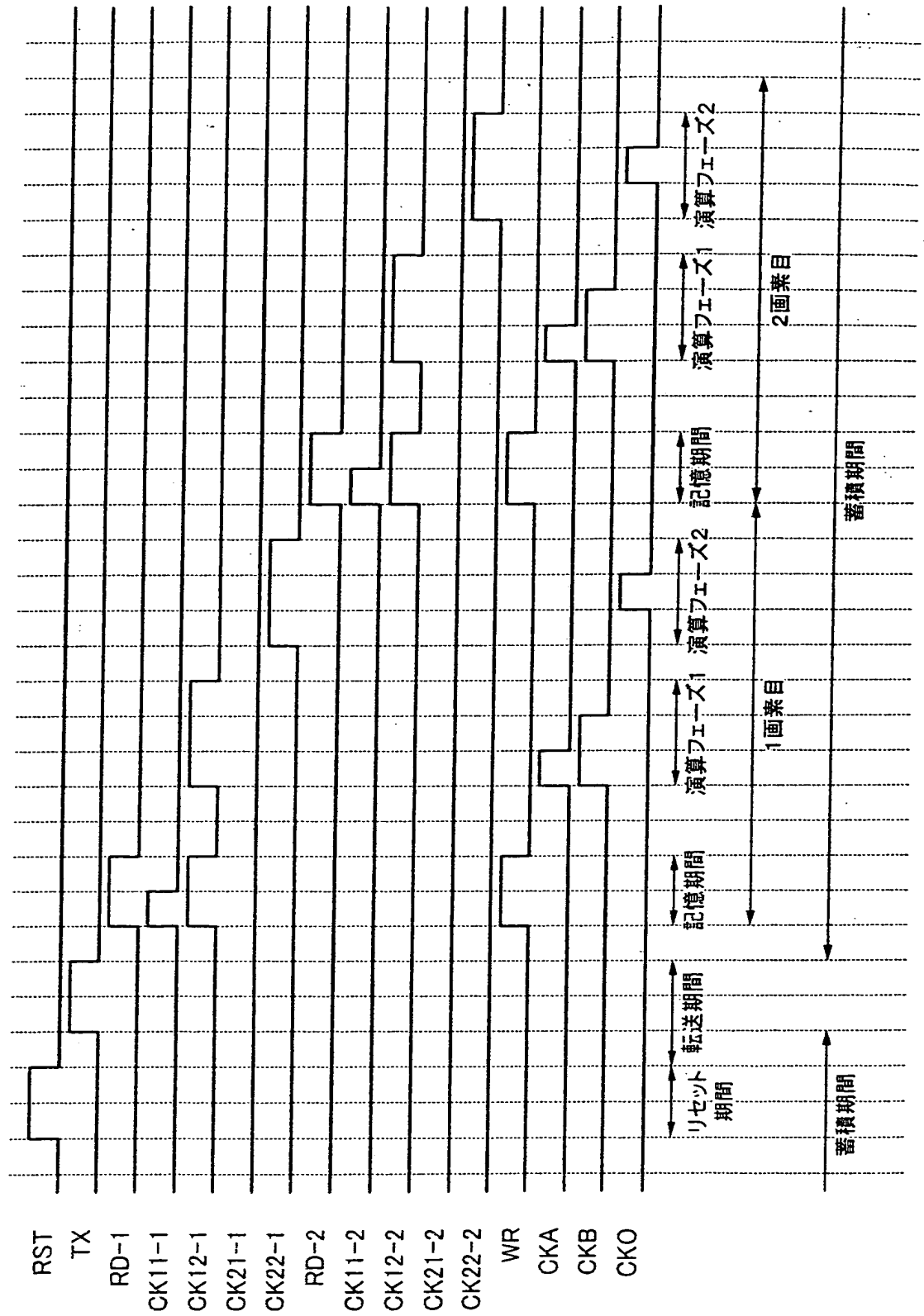
第9図



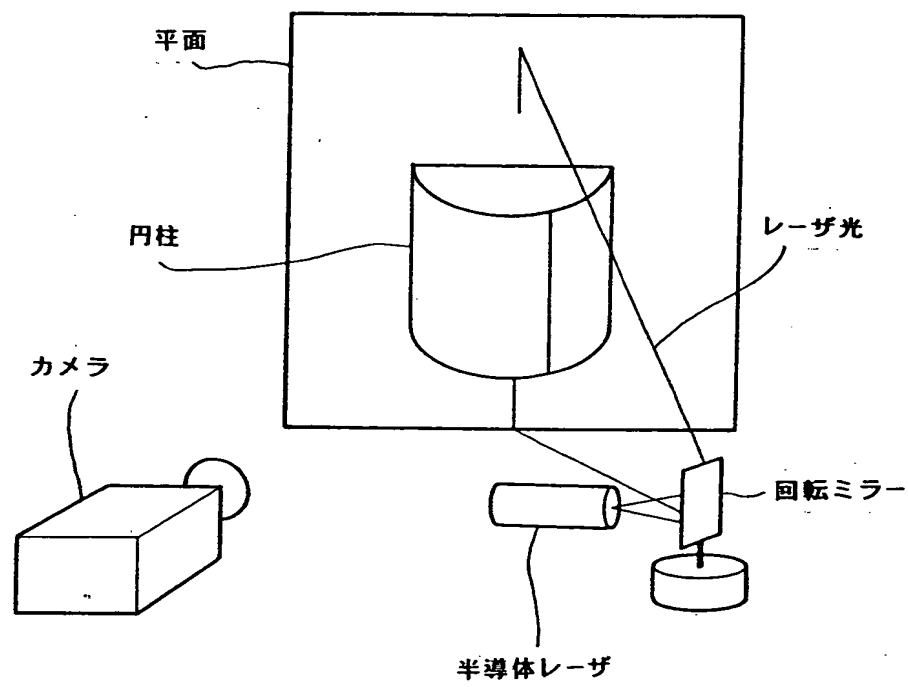
第10図



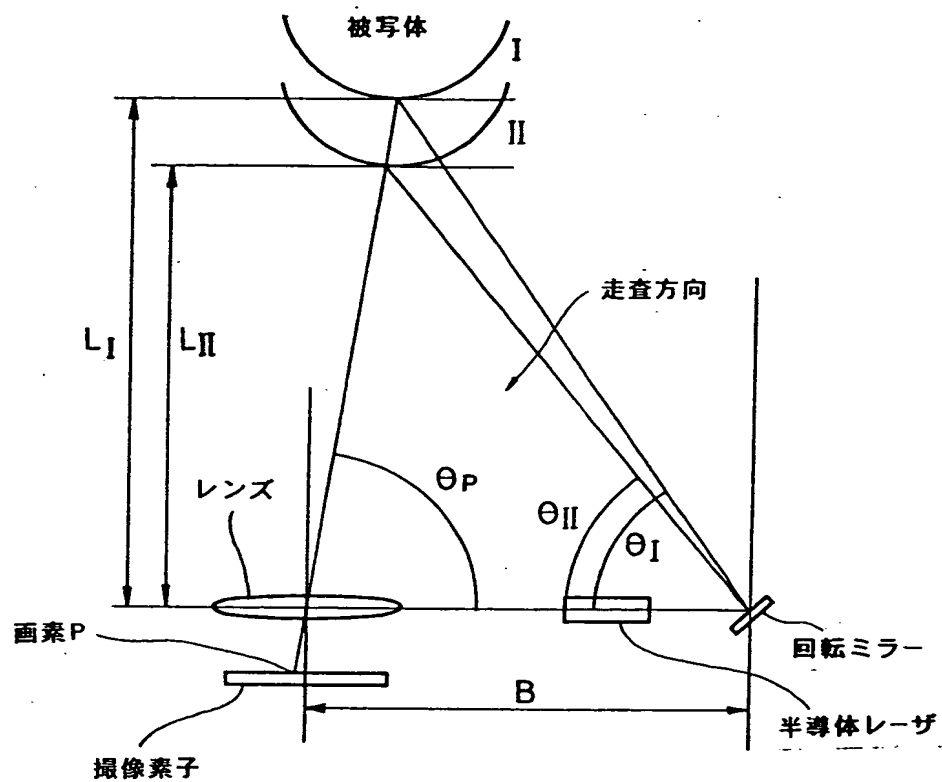
第11図



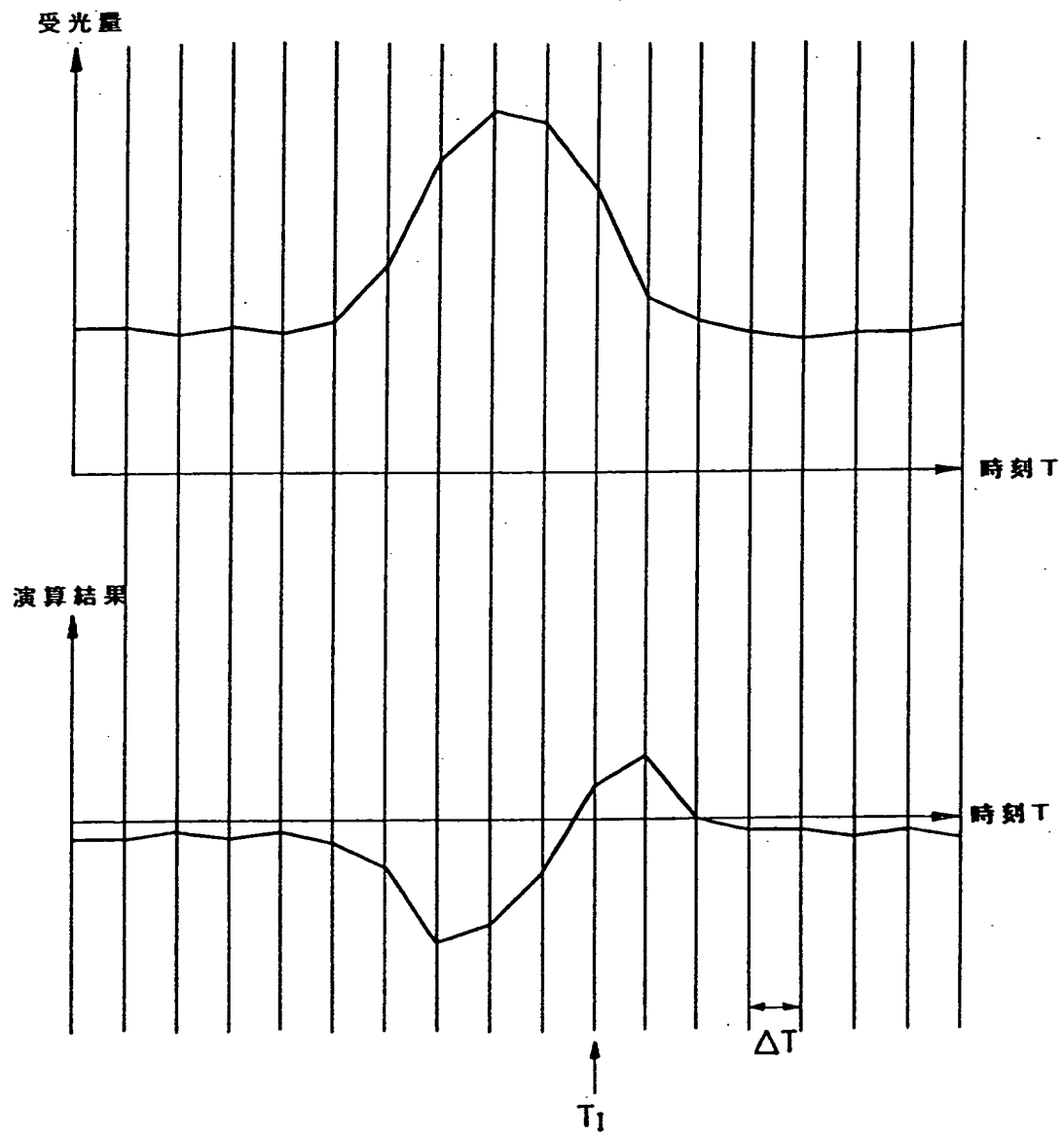
第12図



第13図



第14図



符号の説明

	1	画素
	1 0	受光部
5	2 0	第 1 増幅部
	3 0	第 2 増幅部
	4 0	記憶部
	5 0	負荷部及び演算部
	5 5	バイアス部
10	6 0	出力部
	8 0	垂直駆動回路
	1 0 0	水平出力部